

Máster: Sistemas Electrónicos Avanzados

1er cuatrimestre	Asignatura	Convocatoria ordinaria			Convocatoria extraordinaria		
		Fecha examen	Hora	Aula	Fecha examen	Hora	Aula
501681	Metodología y Formación en Investigación	09-ene			03-may		
504726	VHDL sintetizable y FPGAs	12-ene			05-may		
504730	Fundamentos de Matlab y LabView	13-ene			12-may		
504727	Gestión de proyectos para productos electrónicos	19-ene			09-may		
504734	Arquitecturas de sistemas digitales para comunicaciones	16-ene			10-may		
501680	Bus de Sistema e Integración de Núcleos Prediseñados	20-ene			15-may		
504743	Plataformas computacionales para adquisición de señal y control	27-ene			16-may		
504740	Diseño de controladores digitales con FPGAs	03-feb			17-may		

2º cuatrimestre	Asignatura	Convocatoria ordinaria			Convocatoria extraordinaria		
		Fecha examen	Hora	Aula	Fecha examen	Hora	Aula
504731	Microprogramación en C	22-may			26-jun		
504728	Compatibilidad electromagnética en sistemas digitales	29-may			27-jun		
504732	Sistemas SoPC basados en módulos	23-may			28-jun		
504735	Diseño basado en microcontroladores	24-may			29-jun		
504737	Características y aplicaciones de buses de comunicación	30-may			30-jun		
504736	Sistemas de cifrado de comunicaciones	31-may			03-jul		
504742	Prototipado rápido de controladores y simulación HIL	19-may			04-jul		
504744	Identificación de sistemas dinámicos	01-jun			07-jul		
504741	Controladores de automatización programables (PAC) de National Instruments	25-may			05-jul		
504739	Control mediante real-time Linux	26-may			06-jul		
504739	Cosimulación para la verificación de sistemas sobre FPGAs	02-jun			10-jul		
504729	Análisis y desarrollo de estructuras software para SoPC	05-jun			11-jul		
504746	Practicum	09-jun			04-sep		