

UNIBERTSITATE HEDAKUNTZAKO IKASTAROAK

Zirkuitu Digital Integratuen Diseinua FOSS EDA (1. ED.)

INFORMAZIO OROKORRA

IKASTURTEA: 2024/2025

ARLOA: Ikasketa Teknikoak

KREDITUAK: 2,00 ECTS (*) kreditu

MATRIKULA TASA: 64,90€ (Asegurua 4,00 €)

ARDURADUN AKADEMIKOA: David Boullosa Falces

AURKEZPENA

Ikastaroaren helburu nagusia FOSS (Free and Open Source Software) EDA tresnekin zirkuitu integratu digitalen diseinu-fluxuaren esperientzia praktikoa eskaintzea da.

Edukiak:

- CMOS teknologiaren hastapenak.
- ZI digitalak diseinatzeko FOSS EDA tresnak.
- Diseinu kasu praktikoa: RTL-tik hasi eta tape-out-erarte.

ZURE BILA GABILTZA

Erdieroaleen urritasunak eta harreman politiko globalen aldaketek nabarmen aldatu dute Europako ibilbide-orria erdieroaleen eta txipen diseinuaren arloan. Ibilbide horretan, kode irekiko txipak diseinatzeko tresnak funtsezkoak dira txipen diseinuan hezkuntzaren eta berrikuntzaren Europako berpizkunderako. Ikastaro honetan, tresna horiek erabiliz zirkuitu integratu digitalak diseinatzeko oinarritzko gaitasunak eskuratu ahal izango dituzu, eta, horrela, mikroelektronikaren alorrean sortzen ari den etorkizun profesionalerako oinarriak ezarri ahal izango dituzu.

IRTEERA PROFESIONALAK

Zirkuitu integratuen diseinatzailea: komunikazio-sistemak, kontrol-sistemak, konputazio-sistemak, seinale-prozesamendua, ikusmen artifiziala, etab.

BALDINTZAK

Sistema elektronikoetan edukiak dituen graduondoko ikasketak egiten egotea edo egin izana edo sistema digitalen diseinuan esperientzia egiaztatzea

IRAKASKUNTZA

HASIERA ETA AMAIERA DATA: 2025/05/19tik 2025/05/27ra

EMATEKO TOKIA: Presentziala: Bilboko Ingeniaritza Eskola

HIZKUNTZA: Gaztelania

INFORMAZIOA/IZEN-EMATEA

SAIL EDO ORGANO ARDURADUNA: Bilboko Ingeniaritza Eskola

HELBIDEA: Torres Quevedo Ingeniariaren Plaza 1. 48013 Bilbo

TELEFONOA: 94 601 4804

POSTA ELEKTRONIKOA: formacioncontinua.eib@ehu.eus

(*) ECTS kreditu batek 25 orduko balioa du.