**ERABAKIA, 2025eko MAIATZAREN 12 koa, UNIVERSIDAD DEL PAÍS VASCO / EUSKAL HERRIKO UNIBERTSITATEKO TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDEARENA, 2025-2026 IKASTURTERAKO TELEKOMUNIKAZIO INGENIARITZA UNIBERTSITATE GRADUKO IKASLEENTZAKO BEKETARAKO DEIALDIA EGITEN DUENA (AIPAMENA SISTEMA ELEKTRONIKOETAN, SOC4SENSING KATEDRAKO IRAKASGAIAK)**

Unibertsitatearen Estatutuek diotenez, unibertsitatearen helburu dira, besteak beste: «jakintza sortu, kritikatu eta zabaltzea eta jakintzaren aurrerabidea eta gizartearen garapena sustatzea, oinarrizko ikerketaren eta ikerketa aplikatuaren bitartez eta ikerketaren emaitzak gizarteratzearen bidez» (1.a) artikulua); «Profesionalen etengabeko prestakuntza eta goi mailako irakaskuntza eskatzen duten gizarteko beste taldeen etengabeko prestakuntza edo bizitza osoko prestakuntza sustatzea». (1.e) artikulua); «Harremanak izatea eta hitzarmenak egitea erakunde publiko eta pribatuekin, UPV/EHUko tituludunen prestakuntza hobea izan dadin eta, ondorioz, lanean hasteko aukera gehiago izan dezaten». (1.h) artikulua).

Zeregin horiekin bat, UPV/EHUk ikasteko laguntzak eta bekak eman eta sustatzen ditu hainbat arlotan, tresna eraginkorra baitira Graduondoko Ikasketen II. Plan Estrategikoaren (2023-2026) helburuak lortzeko.

2025-2026 ikasturterako **Telekomunikazio Teknologiaren Ingeniaritzako Unibertsitate Graduko Sistema Elektronikoak aipameneko** SOC4SENSING Katedrako irakasgaien ikasleentzako CHIP Katedrako beken deialdi honek helburu dauka ikasleak gaitzea Chip SoC4sensing Katedrarentzat estrategikoak diren irakasgaietan.

Telekomunikazio Ingeniaritzako Graduak aipamen bat eskaintzen du sistema elektronikoen arloan. Aipamen horrek **Chip SoC4sensing**

**RESOLUCIÓN DE 12 DE MAYO DE 2025, DE LA VICERRECTORA DE TRANSFERENCIA E INTERNACIONALIZACIÓN DE LA UNIVERSIDAD DEL PAÍS VASCO/EUSKAL HERRIKO UNIBERTSITATEA, POR LA QUE SE CONVOCAN BECAS PARA EL ALUMNADO DEL GRADO UNIVERSITARIO EN INGENIERÍA EN TECNOLOGÍA DE TELECOMUNICACIÓN, MENCIÓN EN SISTEMAS ELECTRÓNICOS, ASIGNATURAS CÁTEDRA SOC4SENSING, PARA EL CURSO 2025/2026**

De acuerdo con los Estatutos de la UPV/EHU, son fines propios de la institución la creación, crítica y transmisión del saber, contribuyendo al avance del conocimiento y al desarrollo social mediante la investigación y la transferencia de sus resultados a la sociedad (art. 1. a); la formación continua de profesionales y la formación permanente o a lo largo de la vida de otros colectivos sociales que demanden enseñanza superior (art. 1. e) y el establecimiento de relaciones y acuerdos con instituciones y entidades públicas y privadas que permitan mejorar la preparación de sus tituladas y titulados y, en consecuencia, su incorporación al mercado (art. 1. h).

De acuerdo con dichos cometidos, la UPV/EHU viene impulsando y fomentando la fórmula de ayudas y becas al estudio en diferentes áreas y que constituyen un instrumento eficaz para alcanzar los objetivos del II Plan Estratégico de los Estudios de Posgrado (2023-2026).

La convocatoria de becas Cátedra CHIP para el alumnado del **Grado Universitario en Ingeniería en Tecnología de Telecomunicación**, **mención en Sistemas Electrónicos**, asignaturas Cátedra SOC4SENSING, para el curso 2025/2026 tiene como finalidad la capacitación del alumnado en asignaturas que son estratégicas para la Cátedra Chip SoC4sensing.

El Grado en Ingeniería de Telecomunicación dispone de una mención en sistemas electrónicos.

Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU
Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales
Financiado por la Unión Europea NextGenerationEU
Plan de Recuperación, Transformación y Resiliencia
España | digital 2026
PERTE Chip
SoC4 SENSING HANDS ON SEMICONDUCTORS

**Katedrarentzat estrategikoak** diren irakasgaiak ditu; hauek dira: Mikroprozesadoreetan Oinarritutako Diseinuak, Sistema Digitalen Laborategia, Tresneria Elektronikoa eta Sistema Elektronikoetako Teknologia. Horrenbestez, beketarako deialdia aipamen hori gauzatzen duten ikasleei zuzentzen zaie, eta Sistema Elektronikoen aipamena lortzeko behar diren 42 kredituak estaltzen dituzte.

Horretarako, **9.120 €** arte bideratuko dira, Europar Batasuna-NextGeneration EUk finantzatutako Suspertze, Eraldatze eta Erresilientzia Planaren CHIP katedren deialdiaren aurrekontu kredituaren arabera. Proiektua Telekomunikazio eta Azpiegitura Digitalen Estatu Idazkaritzak finantzatzen du.

Adierazitako guztiagatik, UPV/EHUko Estatutuetako 197. artikuluan eta hurrengoetan emandako eskumenak baliatuta (2011ko otsailaren 24ko EHAA, 38. zk.), honako hau

**ERABAKI DUT:**

**LEHENA.-** CHIP Katedrako beken deialdia egitea, 2025-2026 ikasturterako Telekomunikazio Teknologiaren Ingeniaritzako Unibertsitate Graduko Sistema Elektronikoak aipameneko SOC4SENSING Katedrako irakasgaien ikasleentzat.

**BIGARRENA.-** Onartzea deialdia arautuko duten oinarriak, erabaki honi atxikitakoak.

**HIRUGARRENA.-** Deialdia eta oinarriak jakinaraztea eta UPV/EHUko Transferentzia eta Berrikuntzaren web atarian argitaratzea (https://www.ehu.eus/eu/web/enpresa/home), bai eta UPV/EHUren iragarki taula korporatiboan (EHUTaulak) eta CHIP SOC4SENSING Katedraren web orrian ere

Dicha mención incluye asignaturas como Diseños Basados en Microprocesadores, Laboratorio de Sistemas Digitales, Instrumentación Electrónica y Tecnología de Sistemas Electrónicos **que son estratégicas para la Cátedra Chip SoC4sensing**. Es por ello por lo que la convocatoria de becas se extiende a los alumnos que cursan dicha mención y cubrirá los 42 créditos necesarios para obtener la mención en Sistemas Electrónicos.

A este fin se destinará hasta un total de **9.120 €** euros según el correspondiente crédito presupuestario en base a la convocatoria Cátedras CHIP del Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU. Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales.

Por todo lo expuesto, en ejercicio de las competencias establecidas en el artículo 197 y siguientes de los Estatutos de UPV/EHU (BOPV nº 38 de 24 de febrero de 2011),

**RESUELVO:**

**PRIMERO.-** Acordar la convocatoria de becas Cátedra CHIP para el alumnado del Grado Universitario en Ingeniería en Tecnología de Telecomunicación, mención en Sistemas electrónicos, asignaturas Cátedra SOC4SENSING, para el curso 2025/2026.

**SEGUNDO.-** Aprobar las bases reguladoras que regirán dicha convocatoria, y que se adjuntan a la presente resolución.

**TERCERO.-** Notificar la convocatoria y sus bases reguladoras, así como publicar las mismas en el Portal web de Transferencia e Innovación de la UPV/EHU (https://www.ehu.eus/es/web/enpresa/home), en el Tablón de anuncios Corporativo de la UPV/EHU (EHU- Taula y en la página web de la Cátedra CHIP SOC4SENSING

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**
Financiado por la Unión Europea NextGenerationEU
Plan de Recuperación, Transformación y Resiliencia
España | digital 2026
PERTE Chip
SoC4 SENSING HANDS ON SEMICONDUCTORS

(https://www.ehu.eus/eu/web/soc4sensing-katedra/formakuntza).

**LAUGARRENA.-** Erabaki honek administrazio bidea agortzen du eta bere aurka, eta oinarrien aurka, aukerako berraztertze errekurtsoa aurkez dakioke erabakia eman duen organoari, hilabeteko epean, erabakia UPV/EHUko Transferentzia eta Berrikuntzaren web atarian argitaratu eta biharamunetik hasita.

Horrez gain, administrazioarekiko auzi errekurtsoa jarri ahal izango da, bi hilabeteko epean, Bilboko epaitegietan.

Berraztertze errekurtsoa jarriz gero, ezin izango da administrazioarekiko auzi errekurtsorik jarri harik eta berraztertze errekurtsoaren erabaki agerikoa eman edo presuntziozko ezespena gertatu arte.

Leioa, sinaduraren datan

https://www.ehu.eus/es/web/soc4sensing-katedra/formacion.

**CUARTO.-** Contra la presente Resolución, que agota la vía administrativa, y sus bases, se podrá interponer potestativamente recurso de reposición ante el mismo órgano que la dictó, en el plazo de un mes a partir del día siguiente al de su publicación en el Portal web de Transferencia e Innovación de la UPV/EHU.

No obstante, se podrá interponer recurso contencioso-administrativo, en el plazo de dos meses desde el día siguiente al de su publicación, ante los Juzgados de Bilbao.

En el caso de haber interpuesto recurso de reposición, no se podrá interponer recurso contencioso-administrativo hasta la resolución expresa o presunta del primero.

En Leioa, a fecha de la firma

30583124R MIREN GOTZONE BARANDIKA (R: Q4818001B)

Firmado digitalmente por 30583124R MIREN GOTZONE BARANDIKA (R: Q4818001B)
Fecha: 2025.05.12 14:30:22 +02'00'

TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDEA
VICERRECTORA DE TRANSFERENCIA E INTERNACIONALIZACIÓN
Miren Gotzone Barandika Argoitia

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**

Financiado por la Unión Europea NextGenerationEU · Gobierno de España · Ministerio para la Transformación Digital y de la Función Pública · Plan de Recuperación, Transformación y Resiliencia · España | digital 2026 · PERTE Chip · SoC4 SENSING HANDS ON SEMICONDUCTORS

**2025-2026 IKASTURTERAKO TELEKOMUNIKAZIO TEKNOLOGIAREN INGENIARITZAKO UNIBERTSITATE GRADUKO SISTEMA ELEKTRONIKOAK AIPAMENEKO SOC4SENSING KATEDRAKO IRAKASGAIEN IKASLEENTZAKO BEKEN DEIALDIA ARAUTZEKO OINARRIAK**

**LEHENENGOA.- XEDEA**

1.1.- Deialdi honen helburua da 2025-2026 ikasturterako Telekomunikazio Teknologiaren Ingeniaritzako Unibertsitate Graduko Sistema Elektronikoak aipameneko ikasleentzako CHIP Katedrako bekak ematea.

1.2.- Ezin izango da xede bererako laguntza eskatu UPV/EHUko deialdi batean baino gehiagotan edo beste entitate batzuetakotan.

**BIGARRENA.- DIRULAGUNTZAREN ZENBATEKOA**

Ezarritako xedea betetzera bideratutako zenbatekoa **9.120 eurora** artekoa da.

**HIRUGARRENA.- ONURADUNAK**

3.1.- SoC4sensing Unibertsitatea-Enpresa Chip Katedrak bekak eskaintzen dizkie **TELEKOMUNIKAZIO TEKNOLOGIAREN INGENIARITZAKO UNIBERTSITATE GRADUKO SISTEMA ELEKTRONIKOAK AIPAMENEKO** ikasleei, 2025-2026 ikasturterako.

3.2.- Bekak 2025-2026 ikasturtean graduan matrikulatutako kreditu guztiak estaliko ditu (42 ECTS).

3.3.- Eskuragarri dagoen zuzkidura ekonomikoak ahalbidetzen dituen beka guztiak emango dira, deialdi honetan ezarritako baremazio mekanismoaren arabera. Beka horietatik hirutan lehentasuna emango zaie emakumezko ikasleei, halako eskaerarik bada.

**BASES REGULADORAS DE LA CONVOCATORIA DE BECAS PARA EL ALUMNADO DEL GRADO UNIVERSITARIO EN INGENIERÍA EN TECNOLOGÍA DE TELECOMUNICACIÓN, MENCIÓN EN SISTEMAS ELECTRÓNICOS, ASIGNATURAS CÁTEDRA SOC4SENSING, PARA EL CURSO 2025/2026.**

**PRIMERA.- OBJETO**

1.1.-La presente convocatoria tiene por objeto la concesión de becas Cátedra CHIP para el alumnado del Grado Universitario en Ingeniería en Tecnología de Telecomunicación, mención en Sistemas electrónicos, para el curso 2025/2026.

1.2.-No se podrán presentar solicitudes sobre el mismo objeto a diferentes Convocatorias de la UPV/EHU o de otras entidades.

**SEGUNDA: DOTACIÓN ECONÓMICA**

El importe destinado al cumplimiento del objeto fijado es de **hasta 9.120 €** euros.

**TERCERA.- BENEFICIARIOS**

3.1.- La Cátedra Chip Universidad-Empresa SoC4sensing oferta becas para el alumnado que curse la titulación de **GRADO UNIVERSITARIO EN INGENIERÍA EN TECNOLOGÍA DE TELECOMUNICACIÓN, MENCIÓN EN SISTEMAS** durante el curso 2025/2026.

3.2.- La beca cubrirá la totalidad de los créditos de la matrícula en el grado matriculados en el curso 2025/2026 (42 ECTS).

3.3.- Se otorgarán el número máximo de becas que posibilite la dotación económica disponible atendiendo al mecanismo de baremación fijado en la presente convocatoria, siendo tres de estas becas de prioridad para las alumnas, siempre que se presenten solicitudes.

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**

**LAUGARRENA.- ONURADUNEN BETEBEHARRAK**

4.1.- Ikasleek matrikula formalizatu beharko dute TELEKOMUNIKAZIO TEKNOLOGIAREN INGENIARITZAKO UNIBERTSITATE GRADUAN, SISTEMA ELEKTRONIKOAK AIPAMENEAN, 2025-2026 IKASTURTERAKO.

4.2.- Practicuma eta MALa Katedrak sustatutako gai bati buruz Chip ikasgelan gauzatzeko konpromiso dokumentu bat sinatu beharko dute.

**BOSGARRENA.- ESKAERAK AURKEZTEKO ERA ETA EPEA**

5.1.- Agiri hauek aurkeztu beharko dira; txantiloiak eskuragarri daude UPV/EHUko Transferentzia eta Berrikuntzaren web atarian (https://www.ehu.eus/eu/web/enpresa/home), bai eta CHIP SOC4SENSING Katedraren web orrian ere (https://www.ehu.eus/eu/web/soc4sensing-katedra/formakuntza):

- Eskaera instantzia, beteta.
- Emandako datuei buruzko erantzukizunpeko adierazpen sinatua.
- Datu pertsonalen babesari buruzko dokumentu sinatua.
- NANaren fotokopia.
- Espediente akademikoa, graduko irakasgaietako notak jasotzen dituena.
- Xede berarekin beste laguntza edo beka bat eskatu ez dela egiaztatzeko zinpeko adierazpena; eta, adjudikazioa egiten baldin bada, dago(z)kion laguntzari/laguntzei uko egiteari buruzko zinpeko adierazpena, gainfinantzaketarik egon ez dadin.

5.2.- Eskaerak aurkezteko epea deialdi hau argitaratzen den egunean hasi eta masterrean onartutako ikasleen behin betiko zerrenda argitaratzen den egunean amaituko da.

**CUARTA.- REQUISITOS PARA SER BENEFICIARIOS**

4.1.- El alumnado deberá formalizar la matrícula en el GRADO UNIVERSITARIO EN INGENIERÍA EN TECNOLOGÍA DE TELECOMUNICACIÓN, MENCIÓN EN SISTEMAS ELECTRÓNICOS PARA EL CURSO 2025/2026.

4.2.- Firmar un documento de compromiso para la realización del prácticum y el TFM en una temática promovida por la cátedra en su Aula Chip.

**QUINTA.- PRESENTACIÓN DE LAS SOLICITUDES**

5.1.- La documentación a presentar será la siguiente (plantillas disponibles en el Portal web de Transferencia e Innovación de la UPV/EHU (https://www.ehu.eus/es/web/enpresa/home) y en la página web de la Cátedra CHIP SOC4SENSING https://www.ehu.eus/es/web/soc4sensing-katedra/formacion:

- Instancia de solicitud cumplimentada.
- Declaración responsable de datos aportados firmada.
- Documento de protección de datos personales firmado.
- Fotocopia DNI.
- Expediente académico con las notas de las asignaturas del grado.
- Declaración jurada de no haber solicitado otra ayuda o beca con el mismo objeto, así como, en el caso de solicitarla posteriormente y de ser adjudicada, declaración jurada de renunciar a la o las ayudas correspondientes con el fin de evitar la sobrefinanciación.

5.2.- El plazo para la presentación de la solicitud será desde la fecha de publicación de esta convocatoria hasta el día la fecha de publicación de la lista definitiva de alumnos aceptados en el master

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**
Financiado por la Unión Europea NextGenerationEU
Plan de Recuperación, Transformación y Resiliencia
España | digital 2026
PERTE Chip
SoC4 SENSING HANDS ON SEMICONDUCTORS

5.3.- Eskaera UPV/EHUren erregistro elektronikoan aurkeztu beharko da (URLa: https://egoitza.ehu.eus/oficina/wizard/wizard.do), eta honako hau adierazi beharko da bertan: "Norentzat: TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDETZA - SOC4SENSING KATEDRA - SISTEMA ELEKTRONIKO AURRERATUAK MASTERREKO BEKAK".

5.3.- La solicitud deberá presentarse en el registro electrónico de la UPV/EHU, ubicado en la dirección URL https://egoitza.ehu.eus/oficina/wizard/wizard.do indicando en la solicitud "A la atención del VICERRECTORADO DE TRANSFERENCIA E INTERNACIONALIZACIÓN - CÁTEDRA SOC4SENSING - BECAS GRADO TELECOMUNICACIONES".

Horretarako, hauetakoren bat erabili beharko da: Izenperen erabiltzailearen ziurtagiri digitala, NAN elektronikoa edo FNMT- CERES Diruaren eta Zerga Zigiluaren Fabrika Nazionaleko ziurtagiriak. Halaber, sektore publikoko erakundeetatik edozeinen gainerako erregistro elektronikoetan aurkeztu ahal izango da; eta, salbuespenezko kasuetan, baita aurrez aurre ere UPV/EHUren erregistroen arloko arreta bulegoetan. Hementxe kontsulta daiteke azken horien ordutegia: https://www.ehu.eus/es/web/idazkaritza-nagusia/erregistro-orokorra_ordutegia. Eskaera Correoseko bulegoan aurkezten duten interesdunek honi zuzendu beharko diote: UPV/EHUren TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDETZA. Hau adierazi beharko dute: SOC4SENSING KATEDRA - TELEKOMUNIKAZIO GRADUKO BEKAK. Eta helbide honetara bidali beharko dute: UPV/EHU Sarriena auzoa z.g. 48940 Leioa. Horrez gain, Posta-zerbitzuak arautzen dituen abenduaren 3ko 1829/1999 Errege Dekretuaren 31. artikuluan ezarritako moduan aurkeztu beharko dira (4.3.1). Fakturek UPV/EHUren kontabilitate arauak bete beharko dituzte.

Para ello, se deberá utilizar el certificado Digital de Usuario de Izenpe, el DNI electrónico o el Certificados de la Fábrica Nacional de Moneda y Timbre FNMT- CERES. Asimismo, podrá presentarse en los restantes registros electrónicos de cualquiera de las entidades pertenecientes al sector público, y, en casos excepcionales, presencialmente en las oficinas de asistencia en materia de registros de la UPV/EHU, cuyo horario puede consultarse en la siguiente dirección: https://www.ehu.eus/es/web/idazkaritza-nagusia/erregistro-orokorra_ordutegia. Las personas interesadas que presenten su instancia en las oficinas de correos deberán dirigirla a VICERRECTORADO DE TRANSFERENCIA E INTERNACIONALIZACIÓN de la UPV/EHU indicando CATEDRA SOC4SENSING] BECAS GRADO TELECOMUNICACIONES, y remitidas a la dirección UPV/barrio Sarriena s/n 48940 Leioa. así como cumplir la forma que establece el artículo 31 del Real Decreto 1829/1999, de 3 de diciembre, que aprueba el Reglamento por el que se regula la prestación de servicios postales 4.3.1. Las facturas deberán cumplir las normas contables de la UPV/EHU.

## SEIGARRENA.- ESKARIKO AKATSAK ZUZENTZEA

Aurkeztutako dokumentazioa aztertuta ikusten bada zerbait falta dela edo akatsak daudela, eskatzaileari eskatuko zaio hamar (10) egun balioduneko epean akatsa zuzentzeko edo beharrezko dokumentazioa aurkezteko, eta adieraziko zaio, hala egin ezean, eskarian atzera egin duela ulertuko dela, eta halaxe xedatuko dela erabaki baten bitartez.

## SEXTA.- SUBSANACIÓN DE DEFECTOS EN LA SOLICITUD

Si analizada la documentación presentada se observase que ésta es incompleta o defectuosa, se requerirá a la persona solicitante para que, en el plazo de 10 días hábiles, subsane la falta o acompañe la documentación necesaria, con indicación de que, si así no lo hiciera, se la tendrá por desistida de su petición, previa resolución.

**ZAZPIGARRENA.- ESLEIPENERAKO PROZEDURA**

7.1.- Ebaluazio Batzordea Sistema Elektroniko Aurreratuak Masterreko Batzorde Akademikoko kideek osatuko dute:
Batzordeburua: Koldo Basterretxea Oyarzabal
Idazkaria: Armando Astarloa Cuéllar
Batzordekidea: Aitzol Zuloaga Izaguirre

7.2.- Eskariak baloratzeko irizpideak: Bekarako merezimenduen balorazioa masterrera sartzeko erabilitako graduaren batez besteko nota izango da.

7.3.- Esleitzeko proposamena:

7.3.1.- Transferentzia eta Nazioartekotze Errektoreordetzak informazio osagarria eskatu ahal izango du deialdia ebazteko.

7.3.2.- Esleipena Transferentzia eta Nazioartekotze Errektoreordetzaren ebazpen baten bidez egingo da.

7.3.3.- Beken esleipenaren behin-behineko ebazpena Sistema Elektroniko Aurreratuak Masterreko berrespen epea amaitu eta 5 egunera argitaratuko da. 10 eguneko epea emango da erreklamazioetarako, eta epe hori igaro ondoren, behin betiko ebazpena argitaratuko da.

7.3.4.- Ebazpena SoC4sensing Katedraren web orrian argitaratuko da, Formakuntzari buruzko atalean: https://www.ehu.eus/eu/web/soc4sensing-katedra/formakuntza.

7.4.- Banakako ebazpen horren kontra berraztertzeko errekurtsoa jarri ahal izango da hilabeteko epean, Administrazio Publikoen Administrazio Prozedura Erkidearen Legeari jarraituz (39/2015 Legea, urriaren 1ekoa, 123. eta 124. art.).
7.5.- Era berean, haren kontra administrazioarekiko auzi errekurtsoa jarri ahal

**SÉPTIMA.-PROCEDIMIENTO DE ADJUDICACIÓN**

7.1.- La comisión evaluadora estará formada por los miembros de la Comisión Académica del Máster SIEAV:
Presidente: Koldo Basterretxea Oyarzabal
Secretario: Armando Astarloa Cuéllar
Vocal: Aitzol Zuloaga Izaguirre

7.2.- Criterios de valoración: La valoración de méritos para la beca se realizará mediante la nota media del grado utilizado para dar acceso al máster.

7.3.- Propuesta de adjudicación:

7.3.1.- El Vicerrectorado de Transferencia e Internacionalización podrá solicitar información adicional para la resolución de la convocatoria.

7.3.2.- La adjudicación se realizará mediante resolución de la Vicerrectora de Transferencia e Internacionalización.

7.3.3.- La resolución provisional de adjudicación de las becas se publicará 5 días después del cierre del plazo de ratificaciones del Máster SIEAV. Se abrirá un plazo de reclamaciones de 10 días, transcurrido el cual se publicará la resolución definitiva.

7.3.4.-El lugar de publicación será la página Web de la Cátedra SoC4sensing, en la sección dedicada a Formación: https://www.ehu.eus/es/web/soc4sensing-katedra/formacion.

7.4.- La citada resolución individual podrá ser recurrida en reposición en el plazo de un mes, de acuerdo con lo dispuesto en los Artículos 123 y 124 de la Ley 39/2015, de 1 de octubre, del Procedimiento Administrativo Común de las Administraciones Públicas.
7.5.- Asimismo, contra la citada resolución cabe interponer recurso contencioso administrativo, en

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**

izango da, bi hilabeteko epean, jakinarazi eta hurrengo egunetik aurrera zenbatzen hasita.

el plazo de dos meses a contar desde el día siguiente a la fecha de su notificación.

7.6.- Eskatzaileekiko komunikazio guztiak Transferentzia eta Nazioartekotze Errektoreordetzaren helbide elektronikoaren bidez egingo dira (transferentzia-nazioarte.eo@ehu.eus).

7.6.- Las comunicaciones con las personas solicitantes se realizarán a través del correo electrónico del Vicerrectorado de Transferencia e Internacionalización (transferentzia-nazioarte.eo@ehu.eus).

**ZORTZIGARRENA.- DIRULAGUNTZEN ORDAINKETA**

**OCTAVA.- ABONO DE LAS AYUDAS**

8.1.- Ikasle onuradunek matrikularen ziurtagiria eta matrikula ordaindu izanaren bankuko egiaztagiria aurkeztu beharko dituzte esleipendun izan ahal izateko eta bekaren zenbatekoa jasotzeko.

8.1.- El alumnado beneficiario deberá presentar resguardo de matrícula, así como el documento bancario de abono de la matrícula con el fin de poder ser adjudicatario y se le abone el importe de la beca.

8.2.- Eskatutako dokumentazioa aurkeztu ezean, beka erreserbako hurrengo hautagai onartuari esleituko zaio.

8.2.- En el supuesto de no presentar la documentación exigida, se procederá a adjudicar la beca al siguiente candidato admitido en estado reserva.

8.3.- Eskaera UPV/EHUren erregistro elektronikoan aurkeztu beharko da (URLa: https://egoitza.ehu.eus/oficina/wizard/wizard.do), eta honako hau adierazi beharko da bertan: "Norentzat: TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDETZA - SOC4SENSING KATEDRA - TELEKOMUNIKAZIO GRADUKO BEKAK".

8.3.- La presentación de esta documentación deberá realizarse a través del registro electrónico de la UPV/EHU, ubicado en la dirección URL https://egoitza.ehu.eus/oficina/wizard/wizard.do indicando en la solicitud "A la atención del VICERRECTORADO DE TRANSFERENCIA E INTERNACIONALIZACIÓN - CÁTEDRA SOC4SENSING - BECAS GRADO TELECOMUNICACIONES".

Horretarako, hauetakoren bat erabili beharko da: Izenperen erabiltzailearen ziurtagiri digitala, NAN elektronikoa edo FNMT- CERES Diruaren eta Zerga Zigiluaren Fabrika Nazionaleko ziurtagiriak. Halaber, sektore publikoko erakundeetatik edozeinen gainerako erregistro elektronikoetan aurkeztu ahal izango da; eta, salbuespenezko kasuetan, baita aurrez aurre ere UPV/EHUren erregistroen arloko arreta bulegoetan. Hementxe kontsulta daiteke azken horien ordutegia: https://www.ehu.eus/es/web/idazkaritza-nagusia/erregistro-orokorra_ordutegia. Eskaera Correoseko bulegoan aurkezten duten

Para ello, se deberá utilizar el certificado Digital de Usuario de Izenpe, el DNI electrónico o el Certificados de la Fábrica Nacional de Moneda y Timbre FNMT- CERES. Asimismo, podrá presentarse en los restantes registros electrónicos de cualquiera de las entidades pertenecientes al sector público, y, en casos excepcionales, presencialmente en las oficinas de asistencia en materia de registros de la UPV/EHU, cuyo horario puede consultarse en la siguiente dirección: https://www.ehu.eus/es/web/idazkaritza-nagusia/erregistro-orokorra_ordutegia. Las personas interesadas que presenten su instancia

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**
Financiado por la Unión Europea NextGenerationEU
Gobierno de España · Ministerio para la Transformación Digital y de la Función Pública
Plan de Recuperación, Transformación y Resiliencia
España digital 2026
PERTE Chip
SoC4 SENSING HANDS ON SEMICONDUCTORS

interesdunek honi zuzendu beharko diote: UPV/EHUren TRANSFERENTZIA ETA NAZIOARTEKOTZE ERREKTOREORDETZA. Hau adierazi beharko dute: SOC4SENSING KATEDRA - TELEKOMUNIKAZIO GRADUKO BEKAK. Eta helbide honetara bidali beharko dute: UPV/EHU Sarriena auzoa z.g. 48940 Leioa. Horrez gain, Posta-zerbitzuak arautzen dituen abenduaren 3ko 1829/1999 Errege Dekretuaren 31. artikuluan ezarritako moduan aurkeztu beharko dira. Fakturek UPV/EHUren kontabilitate arauak bete beharko dituzte.

en las oficinas de correos deberán dirigirla a VICERRECTORADO DE TRANSFERENCIA E INTERNACIONALIZACIÓN de la UPV/EHU indicando CATEDRA SOC4SENSING] BECAS GRADO TELECOMUNICACIONES, y remitidas a la dirección UPV/barrio Sarriena s/n 48940 Leioa. así como cumplir la forma que establece el artículo 31 del Real Decreto 1829/1999, de 3 de diciembre, que aprueba el Reglamento por el que se regula la prestación de servicios postales. Las facturas deberán cumplir las normas contables de la UPV/EHU.

**BEDERATZIGARRENA.- LAGUNTZAKO DEIALDIAREN JUSTIFIKAZIOA**

9.1.- Jarduera hau Katedrak sustatutako ekintzen esparrukoa da; zehazki, 5. lan paketeari dagokio: TELEKOMUNIKAZIO INGENIARITZAKO GRADUKO ETA MASTERREKO ETA SISTEMA ELEKTRONIKO AURRERATUAK MASTERREKO PROGRAMETAN MIKROELEKTRONIKA ZABALTZEKO PRESTAKUNTZA PROGRAMA. E5.8-CHIP KATEDRAKO BEKAK SISTEMA ELEKTRONIKO AURRERATUAK UNIBERTSITATE MASTERREKO IKASLEENTZAT. "Jarduera bat dator Chip Katedrako bekekin. Beka horiek eskaintzen zaizkie Katedrak sustatutako irakasgaietan izena ematen duten masterreko ikasleei, diseinu mikroelektronikoaren arloko prestakuntza handitzeko. Beka bakoitzak Masterreko 42 ECTS kredituak estaltzen ditu, eta urtero ematen dira".

9.2.- Beken zuzkidura Europar Batasuna-NextGeneration EUk finantzatutako Suspertze, Eraldatze eta Erresilientzia Planaren CHIP Katedren deialdiaren aurrekontu kredituaren araberakoa da. Proiektua Telekomunikazio eta Azpiegitura Digitalen Estatu Idazkaritzak finantzatzen du.

9.3.- Emandako laguntzaren edozein aldaketa Transferentzia eta Nazioartekotzeko Errektoreordetzak baimendu beharko du aldez aurretik.

**NOVENA.-JUSTIFICACIÓN DE LA CONVOCATORIA DE LA AYUDA**

9.1.- Esta actividad se enmarca en las acciones formativas impulsadas por la cátedra, en concreto en el Paquete de Trabajo 5: PROGRAMA FORMATIVO PARA LA EXPANSIÓN EN MICROELECTRÓNICA DE LOS PROGRAMAS UNIVERSITARIOS DE GRADO Y MASTER EN INGENIERÍA DE TELECOMUNICACIÓN Y MASTER EN SISTEMAS ELECTRÓNICOS AVANZADOS, E5.8-BECAS CÁTEDRA CHIP PARA ALUMNOS DEL GRADO EN INGENIERÍA EN TECNOLOGÍA DE TELECOMUNICACIÓN, "Esta actividad corresponde con las becas Cátedra Chip ofertadas para alumnos del grado que se inscriban en las asignaturas específicas que promueve la cátedra con el fin de intensificar su formación en Diseño micro electrónico. Cada beca cubre la totalidad de los 42 créditos ECTS del Grado y son anuales."

9.2.- La dotación de las becas procede del crédito presupuestario en base a la convocatoria Cátedras CHIP del Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU. Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales

9.3.-Cualquier modificación de la ayuda concedida deberá ser autorizada previamente por el Vicerrectorado de Transferencia e Internacionalización.

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**

**HAMARGARRENA.- OINARRIAK EZ BETETZEA**

10.1.- Deialdi honetan parte hartzeak oinarriak onartzea dakar. Hortaz, laguntza jasotzen dutenek nahitaez bete beharko dituzte puntuz puntu, eskaera aurkezte hutsagatik.

10.2.- Deialdi honetan ezarritako betebeharrak betetzen ez badituzte, eskatzaileak hurrengo urteko deialditik kanpo geratuko dira, eta itzuli beharko dute eman zitzaien jardueretarako erabili ez duten dirua.

**DÉCIMA.- SUPUESTO DE INCUMPLIMIENTO**

10.1.-La participación en esta convocatoria implica la aceptación de las bases, por lo que los beneficiarios de las ayudas quedarán obligados a su cumplimiento en todos sus puntos por la simple presentación de la solicitud de participar en ella.

10.2.- El incumplimiento de las obligaciones recogidas en esta convocatoria por las personas solicitantes supondrá su exclusión en la convocatoria del año siguiente y la devolución de las cantidades no utilizadas para las actividades para las que se concedieron.

**Plan de Recuperación, Transformación y Resiliencia-Financiado por la Unión Europea-NextGenerationEU**
**Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales**