

I. ERANSKINA

IKERTALDE/IKERKETA-PROIEKTU BATEN BALIABIDE PROPIOEKIN
FINANTZATUTAKO EHU-N PRESTATZEN ARI DIREN
IKERTZAILEAK KONTRATATZEKO 2026-I EZOHICO DEIALDIAN
FINANTZATZEKO PROPOSATURIKO PROIEKTUEN ZERRENDA



Interesdunek 6 egun balioduneko epea izango dute eskatutako dokumentazioa bidaltzeko, I. eranskin hau Ikerketa Errektoreordetzaren web-orrian argitaratu eta hurrengo egunetik zenbatzen hasita. Eskabideak aurkezteko epea **2026ko abuztuaren 7tik abuztuaren 14ra** bitartekoa izango da (biak barne).

Leioa, 2026ko abuztuaren 6a.

Ikerketa Errektoreordetza

- **Kodea /Código /Code:** **PIFG26-07**
- **Titulua/Título/Title:** Diseño e implementación de sistemas de control avanzados para fuentes de energía renovables.
- **Proiektuaren Ikertzaile Nagusia/Persona investigadora principal del proyecto/ Principal researcher of the project:** Oscar Barambones Caramazana
- **Tesia atxikiko den doktorego-programa /Programa de doctorado al que se adscribirá la tesis/Doctoral programme to which the thesis will be attached:** Ingeniería de Control, Automatización y Robótica
- **Tesi zuzendari izateko proposatutako pertsona(k) /Persona(s) propuesta(s) como directora(s) de tesis/ Person(s) proposed as thesis director:** Oscar Barambones Caramazana
- **Kontratutako pertsonak egin beharreko zereginak /Tareas a realizar por la persona contratada/Tasks to be performed by the contracted person:**
 - Estudio bibliográfico sobre el estado del arte.
 - Diseño e implementación de sistemas de control avanzados para fuentes de energía renovables.
 - Validación mediante simulaciones en MATLAB / Simulink de los sistemas de control desarrollados.
 - Validación experimental en tiempo real de los sistemas de control desarrollados.
- **Hautagaien betekizunak /Requisitos de las personas candidatas/Requirements for candidates:**
 - Titulado en Ing. Electrónica, Física, Matemáticas, Informática, Ing.Tecnología Industrial o máster en Ingeniería Electrónica y/o Automática o titulaciones similares.
- **Merizimenduen baremoa/Baremo de méritos/Merit scale:**
 - Máster en Ingeniería Electrónica y/o Automática o titulaciones similares
 - Cursos y o experiencia relacionados con los sistemas de control
 - Ingles

• **Ebaluazio Batzordea/Comisión de evaluación/Evaluation Committee:**

Titulares	Suplentes
Presidente/a: Oscar Barambones Caramazana	Presidente/a: Patxi Alkorta Eguiguren
Secretario/a: Isidro Calvo Gordillo	Secretario/a: José Antonio Cortajarena Etxeberria
Vocal: Xabier Basogain Olabe	Vocal: Ekaitz Zulueta Guerrero

- **Kodea /Código /Code:** **PIFG26-15:**
- **Titulua/Título/Title:** Towards Realistic AI-Assisted Signal Processing (Tiny ML/DL): Measurement,Simulation,andHardwareValidation
- **Proiektuaren Ikertzaile Nagusia/Persona investigadora principal del proyecto/ Principal researcher of the project:** PabloAngueiraBuceta.
- **Tesia atxikiko den doktorego-programa /Programa de doctorado al que se adscribirá la tesis/Doctoral programme to which the thesis will be attached:** Doctorado en Tecnologías de la Información y Comunicaciones en Redes Móviles
- **Tesi Zuzendari izateko proposatutako pertsona/k /Persona/s propuesta/s como directora/s de tesis/Person/s proposed as thesis director:**
Dr.EnekoIradierGilyDr.IñigoBilbaoBarrenechea
- **Kontrataturako pertsonak egin beharreko zereginak /Tareas a realizar por la persona contratada/Tasks to be performed by the contracted person:**
 - Revisión del estado del arte sobre el procesamiento de señal asistido por inteligencia artificial para sistemas de comunicaciones // Review of the state of the art in artificial intelligence-assisted signal processing for communications systems.
 - Análisis de datasets existentes y desarrollo de nuevos, mediante campañas de medida en entornos reales // Analysis of existing datasets and development of new ones, through measurement campaigns in real-world environments..
 - Implementación y evaluación de algoritmos clásicos de procesamiento de señal para sistemas de comunicaciones // Implementation and evaluation of classical signal processing algorithms for communication systems.
 - Diseño y desarrollo de modelos de aprendizaje automático para tareas de procesamiento de señal // Design and development of machine learning models for signal processing tasks.

- Desarrollo de arquitecturas híbridas y ligeras de receptores neuronales (TinyML) para sistemas de comunicaciones // Development of hybrid and lightweight neural receiver architectures (TinyML) for communications systems.
- Implementación y validación de algoritmos de procesamiento de señal asistidos por IA en plataformas hardware // Implementation and validation of AI-assisted signal processing algorithms on hardware platforms.
- **Hautagaien betekizunak /Requisitos de las personas candidatas/Requirements for candidates:**
 - Máster en Ingeniería de Telecomunicaciones, Informática, Electrónica o equivalente // Master's degree in Telecommunications Engineering, Computer Science, Electronics or equivalent
 - Experiencia en procesamiento de señal // Experience in signal processing
- **Merizimenduen baremoa/Baremo de méritos/Merit scale:**
 - Expediente académico / Academic achievements: 40%
 - Conocimientos en procesamiento de señal y comunicaciones // Knowledge of signal processing and communications: 20%
 - Conocimientos en aprendizaje automático / aprendizaje profundo // Knowledge of machine learning / deep learning: 20%
 - Experiencia en programación científica, simulación, análisis de datos y desarrollo experimental // Experience in scientific programming, simulation, data analysis and experimental development: 20%
- **Ebaluazio Batzordea/Comisión de evaluación/Evaluation Committee:**

Titulares	Suplentes
Presidente/a: Pablo Angueira Buceta	Presidente/a: Jon Montalbán Sánchez
Secretario/a: Eneko Iradier Gil	Secretario/a: Iñaki Eizmendi Izquierdo
Vocal: Iñigo Bilbao Barrenechea	Vocal: Iker Sobrón Polancos