

Formación en Wirebonding de Dispositivos de Semiconductores

Los días **15, 16 y 17 de abril de 2026** se celebrará la Escuela de Ingeniería de Bilbao el "Workshop sobre Wirebonding de Dispositivos de Semiconductores" impartido por técnicos especialistas de la empresa EMEA electrosolutions S.L.

El wirebonding es el proceso mediante el cual se conectan eléctricamente los pads (pequeños contactos metálicos) de un chip semiconductor con los terminales de su encapsulado usando hilos extremadamente finos.

Durante esta formación se utilizará la infraestructura para wirebonding de la Cátedra SoC4sensing.


Lugar:

Escuela de Ingeniería de Bilbao

Edificio I
15, 16 y 17 de abril de 2026

Acceso gratuito. Aforo limitado, con prioridad para alumnos de Master, de PHD e investigadores de la EHU. Se requiere registro enviando un correo electrónico a:

soc4sensing@ehu.es

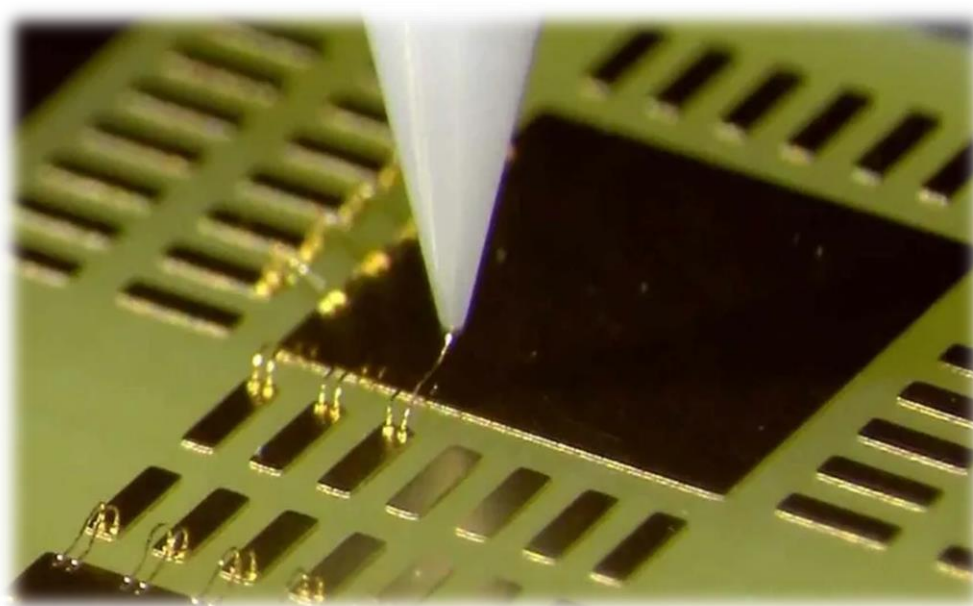
SOCE ikerlan 

Horario:

Miércoles 15: 15:00-18.00: **Sesión práctica**

Jueves 16: 9:30-14:00h, 15:00-17:00h: **Sesión práctica**

Viernes 17: 9:30-14:00h: **Sesión práctica**



La Cátedra SoC4sensing es una iniciativa público-privada cuyo objetivo principal es impulsar el diseño de "Chips" en el País Vasco para la Industria, Energía y Aeroespacio a través de la formación, investigación y difusión de la microelectrónica.

CÁTEDRA SoC4sensing TSI-069100-2023-0004 EHU. Plan de Recuperación, Transformación y Resiliencia-Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y Financiados por Unión Europea-NextGenerationEU.

Erdieroalezko Gailuen Wirebonding-eko Prestakuntza

2026ko apirilaren 15, 16 eta 17an Bilboko Ingeniaritza Eskola ospatuko da "Semikonduttoreen gailuen Wirebonding-ari buruzko Workshopa", EMEA electrosolutions S.L. enpresako teknikari espezialistek emana.

Txip erdieroale baten padak (metalezko kontaktu txikiak) eta kapsulatuaren terminalak elektrikoki konektatzeko prozesua da wirebonding-a, hari oso finak erabiliz.

Prestakuntza horretan, SoC4sensing Katedraren wirebonding azpiegitura erabiliko da.

Tokia:

Escuela de Ingeniería de Bilbao

Edificio I
2026ko apirilaren 15, 16 eta 17a

Doako sarrera. Edukiera mugatua, Masterreko ikasleentzat, PHDko ikasleentzat eta EHUko ikertzaileentzat lehentasuna duena. Erregistroa eskatzen dizuegu, helbide honetara mezu elektronikoko bat bidalita:

soc4sensing@ehu.eus

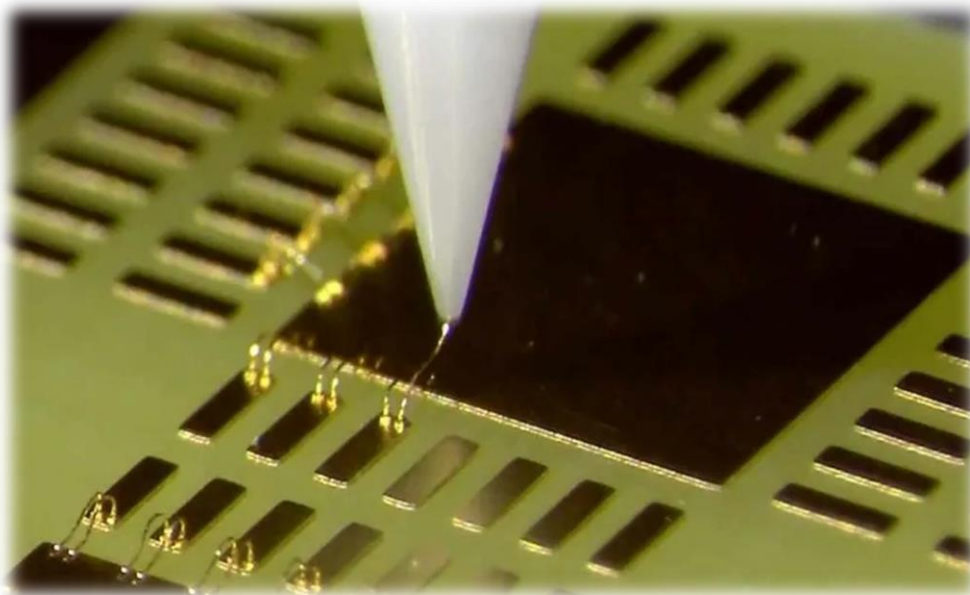
SOCE ikerlan 

Ordutegia:

Asteazkena 15:15: 00-18:00: Saio praktikoa

Osteguna 16:9: 30-14:00, 15:00-17: 00: Saio praktikoa

Ostirala 17:9: 30-14:00: Saio praktikoa



SoC4sensing Katedra ekimen publiko-pribatua da, eta bere helburu nagusia Euskadin Industria, Energia eta Aeroespaziorako "Txipen" diseinua bultzatzea da, mikroelektronikaren prestakuntzaren, ikerketaren eta hedapenaren bidez.

CÁTEDRA SoC4sensing TSI-069100-2023-0004 EHU. Plan de Recuperación, Transformación y Resiliencia-Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y Financiados por Unión Europea-NextGenerationEU.